



Научно стручно веће за техничко - технолошке науке

Предмет: Образац о испуњавању услова за избор у звање наставника

ЕЛЕКТРОНСКИ ФАКУЛТЕТ
У НИШУ

ПРИМУЉЕНО 09.02.2017
Број
05/01-020/17-001

Име и презиме

Goran. S. Jovanović

Datum rođenja

7 / 9 / 1963

Naziv i sedište ustanove/organizacije u kojoj je kandidat zaposlen

Elektronski fakultet u Nišu

Radno mesto

vanredni profesor

Datum prvog izbora u sadašnje zvanje

29.5.2012

Datum raspisivanja konkursa

31.01.2017

Način (mesto) objavljivanja

Narodne novine

Zvanje za koje je raspisan konkurs

Vanredni profesor ili redovni profesor

Uža naučna oblast

Elektronika

Odaberite oblast

Ostale oblasti

1. Naučni stepen doktora nauka iz uže naučne oblasti za koju se bira
(naziv doktorske disertacije, naučna oblast, godina i mesto odbrane)

"Linearizacija naponski kontrolisane linije za kašnjenje za primenu u DLL", Elektronika, 2006, Elektronski fakultet, Niš.

2. Sposobnost za nastavni rad

(naziv dokumenta, naziv ustanove/organizacije koja je izdala dokument, datum izdavanja)

Dokument usvaja Izorno veće Elektronskog fakulteta u Nišu.

3. Ostvarene aktivnosti bar u četiri elementa doprinosa široj akademskoj zajednici iz člana 4. kriterijuma
(opis aktivnosti, podaci o dokumentima)

Po stavovima iz člana 4. bližih kriterijuma za izbor, aktivnosti u osam kategorija:

1. podržavanje vannastavnih akademskih aktivnosti studenata:
Organizovanje poseta studenata uspešnim firmama sa zanimljivim tehnologijama (IHP, Take One, Media 4, ...).

2. učešće u nastavnim aktivnostima koje ne nose ESPB bodove:
Držanje javnih besplatnih predavanja u organizaciji BAUK-a.

3. učešće u radu tela fakulteta i univerziteta:

Član Komisije za nastavu,

Predsednik Komisije za stručnu praksu.

Član Komisije za mobilnost studenata i akademsko priznavanje perioda mobilnosti na Katedri za Elektroniku.

4. rukovođenje aktivnostima na fakultetu i univerzitetu:

Od 1995. godine je šef laboratorije za „RF elektroniku“ (po starom „Radiotehniku i Televiziju“).

5. doprinos aktivnostima koje poboljšavaju ugled i status fakulteta i Univerziteta:

Učešće u projektima kao što su vizualizacije „Logor Crveni Krst“, „Niš 1914-te“, „Izrada 3D modela zgrade Elektronskog fakulteta“. O projektima su javnost obaveštavali brojni mediji kao i televizije sa nacionalnim frekvencijama.

6. uspešno izvršavanje zaduženja vezanih za nastavu, mentorstvo, profesionalne aktivnosti namenjene kao doprinos lokalnoj ili široj zajednici:

Uspešno je držao predavanja iz predmeta RF elektronika, Alati za multimediju, Komunikaciona kola i sistemi, Primopredajna tehnika, na osnovnim, RF sistema na master kao i RF integrisana kola i Arhitekture RF sistema na doktorskim studijama.

Mentor za više desetina diplomskih, završnih i master radova, i jedne doktorske disertacije. Član komisija za veći broj kandidata.

8. recenziranje radova i ocenjivanje radova i projekata (po zahtevima drugih institucija):

Recenzent za časopise sa SCI liste: IEEE Transactions on Circuits and Systems, International Journal of Electronics, Journal of Circuits, Systems and Computers, International Journal of Numerical Modelling, kao i za veći broj domaćih i stranih konferencija.

14. učešće u značajnim telima zajednice i profesionalnih organizacija:

Član međunarodnog udruženja Institute of Electrical and Electronics Engineers (IEEE)

4. Ostvarene rezultati u razvoju naučno-nastavnog podmlatka na fakultetu

Od izbora u zvanje docent, kao mentor, rukovodio je izradom više desetina diplomskih, završnih, kao i master radova. Mentor je u izradi jedne a član komisije za još tri doktorske disertacije koje su u postupku izrade.

Bio je član u više Komisija za izbore u zvanja asistenata, docenata i vanrednih profesora na Elektronskom fakultetu.

5. Originalno stručno ostvarenje (projekat, studije), odnosno, rukovođenje ili učešće u naučnim projektima

U svom dosadašnjem radu aktivno je učestvovao u realizaciji deset projekata Ministarstva za nauku i tehnološki razvoj Republike Srbije i jednom međunarodnom DAAD projektu:

1991-1994 Satelitska i kablovska televizija i televizija visoke rezolucije (S.1.0246), strateški projekat,

Finansiran od strane: Ministarstvo za nauku i tehnologiju Republike Srbije.

1994-1996 Satelitska i kablovska televizija i televizija visoke rezolucije, strateški projekat,

Finansiran od strane: Ministarstvo za nauku i tehnologiju Republike Srbije.

1995-1996 Uklopni sat sa daljinskim programiranjem, inovacioni projekat,

Finansiran od strane: Ministarstvo za nauku i tehnologiju Republike Srbije.

1995-1996 Razvoj audio pojačavača, inovacioni projekat,

Finansiran od strane: Ministarstvo za nauku i tehnologiju Republike Srbije.

1998-2001 Obrada i prenos digitalnih signala u pristupnoj ravni telekomunikacione mreže, tehnološki projekat,

Finansiran od strane: Ministarstvo za nauku i tehnologiju Republike Srbije.

2002-2004 Ultrazvučni merač protoka tečnosti u cevima pod pritiskom.

Finansiran od strane: Ministarstvo za nauku i tehnologiju Republike Srbije.

2005-2008 Bežične senzorske mreže.

Finansiran od strane: Ministarstvo za nauku i tehnologiju Republike Srbije.

2008-2010 Rekonfigurabilni embedded sistemi.

Finansiran od strane: Ministarstvo za nauku Republike Srbije.

2009-2011 Embedded System Design

Finansiran od strane: DAAD Nemačka
2011- Inteligentni kabinet za fizikalnu medicinu,
Finansiran od strane: Ministarstvo za prosvetu i nauku Republike Srbije.
2011- Rekonfigurabilne visoko-pouzdana platforme male potrošnje.
Finansiran od strane: Ministarstvo za prosvetu i nauku Republike Srbije.

6. Objavljeni udžbenik ili monografija

Goran Jovanović, „RF elektronika“, Univerzitet u Nišu, Elektronski fakultet, Edicija: Osnovni udžbenici, Niš, 2016. ISBN: 978-86-6125-157-3.

7. Od izbora u prethodno zvanje jedan rad objavljen u časopisu koji izdaje Univerzitet u Nišu ili fakultet Univerziteta u Nišu ili sa SCI liste, u kojem je prvopotpisani autor rada

Goran Jovanović, Darko Mitić, Mile Stojčev, Dragan Antić, "Self-Tuning Low-Noise Amplifier", *Facta Universitatis, Series: Automatic Control and Robotics*, Vol. 12, No 2, pp. 139 - 145, 2013, M24, ISSN: 1820-6417 (Print), 1820-6425 (Online) <http://casopisi.junis.ni.ac.rs/index.php/FUAutContRob/article/view/52>

8. Od izbora u prethodno zvanje dva rada u časopisima kategorije M21 ili M22 ili M23 sa petogodišnjim impakt faktorom većim od 0,49 prema Tomson Rojters listi ili sa SCI liste, u kojima je prvopotpisani autor rada (podaci o naučnom radu, DOI broj)

Goran Jovanović, Mile Stojčev, Tatjana Nikolić, "Clock jitter generator with picoseconds resolution", *International Journal of Electronics*, Taylor & Francis, Vol. 100, No. 6, pp. 779-792, 2013, M23, ISSN: 0020-7217 (Print), 1362-3060 (Online) DOI: <http://dx.doi.org/10.1080/00207217.2012.720953>

8 zamena: Rad u časopisu kategorije M21 zamenjuje se sa dva rada u časopisima sa SCIE liste u kojima je bar u jednom radu prvopotpisani autor rada (podaci o naučnim radovima, DOI broj)

1. Goran S. Jovanović, Darko B. Mitić, Mile K. Stojčev, Dragan S. Antić, "Phase-Synchronizer Based on gm-C All-Pass Filter Chain", *Advances in Electrical and Computer Engineering*, Vol. 12, No 1, pp. 39-44, 2012. M23, ISSN: 1582-7445 (Print), 1844-7600 (Online) DOI: <http://dx.doi.org/10.4316/AECE.2012.01007>

2. Goran S. Jovanović, Darko B. Mitić, Mile K. Stojčev and Dragan S. Antić, "Self-Tuning Biquad Band-Pass Filter", *Journal of Circuits, Systems, and Computers*, World Scientific Publishing Company, Vol. 22, No. 3, pp. 1-19, 2013, M23, ISSN: 0218-1266 (Print), 1793-6454 (Online) DOI: <http://dx.doi.org/10.1142/S0218126613500084>

3. Nemanja Savić, Mile Stojčev, Tatjana Nikolić, Vladimir Petrović and Goran Jovanović, "Reconfigurable Low Power Architecture for Fault Tolerant Pseudo-Random Number Generation", *Journal of Circuits, Systems, and Computers*, World Scientific Publishing Company, Vol. 23, No. 1, pp. 1-21, 2014, M23, ISSN: 0218-1266 (Print), 1793-6454 (Online) DOI: <http://dx.doi.org/10.1142/S0218126614500029>

4. Darko B. Mitić, Goran S. Jovanović, Mile K. Stojčev and Dragan S. Antić, "Phase-synchroniser based on gm-C all-pass filter chain with sliding mode control", *International Journal of Electronics*, Taylor & Francis, Vol. 102, Issue 3, pages 362-375, 2015, M23, ISSN: 0020-7217 (Print), 1362-3060 (Online) DOI: <http://dx.doi.org/10.1080/00207217.2014.896421>

5. Marko S. Andjelković, Vladimir Petrović, Zoran Stamenković, Goran S. Ristić, Goran S. Jovanović, "Circuit-level Simulation of the Single Event Transients in an On-chip Single Event Latchup Protection Switch", *Journal of Electronic Testing: Theory and Applications*, Springer, Vol. 31, Issue 3, pp. 275-289, June 2015, M23, ISSN: 0923-8174 (Print), 1573-0727 (Online) DOI: <http://dx.doi.org/10.1007/s10836-015-5529-1>

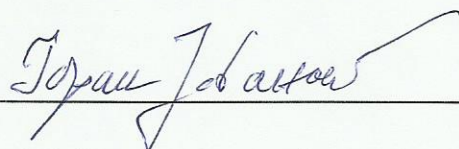
6. Goran S. Jovanović, Darko B. Mitić, Mile K. Stojčev and Dragan S. Antić, "Self-tuning OTA-C notch filter with constant Q-factor", *Journal of Circuits, Systems, and Computers*, World Scientific Publishing Company, Vol. 25, No. 5, pp. 1650045, 1-14, 2016, M23, ISSN: 0218-1266 (Print), 1793-6454 (Online) DOI: <http://dx.doi.org/10.1142/S0218126616500456>

7. Goran S. Nikolić, Mile K. Stojčev, Tatjana R. Nikolić, Branislav D. Petrović, Goran S. Jovanović, "Reliable data transfer Rendezvous protocol in wireless sensor networks using 2D-SEC-DED encoding technique", *Microelectronics Reliability*, Elsevier, Vol. 65, pp. 289-309, 2016, M22, ISSN: 0026-2714 (Print) DOI: <http://dx.doi.org/10.1016/j.microrel.2016.08.017>

9. Veći broj naučnih radova i saopštenja iznetih na međunarodnim i domaćim naučnim skupovima

1. G. Jovanović, M. Stojčev, T. Nikolić and Z. Stamenković, "Clock Jitter Generator with Picoseconds Resolution", Proc. 28th International Conference on Microelectronics (MIEL 2012), pp. 361-364, Niš, Serbia, 13-16 May, 2012, M33, ISBN: 978-1-4673-0237-1 (Print) DOI: <http://dx.doi.org/10.1109/MIEL.2012.6222874>
2. T. Nikolić, M. Stojčev, and G. Jovanović, "A Fault-Tolerant Interconnections Using LCDMA Technique", Proc. 28th International Conference on Microelectronics (MIEL 2012), pp. 419-422, Niš, Serbia, 13-16 May, 2012, M33, ISBN: 978-1-4673-0237-1 (Print) DOI: <http://dx.doi.org/10.1109/MIEL.2012.6222891>
3. G. S Jovanović, D. B. Mitić and M. K. Stojčev, "On Stability Analysis of Phase Control Loops with Voltage-Controlled Active Filters", XI International SAUM Conference on Systems, Automatic Control and Measurements, pp. 355-362, Niš, Serbia, 2012, Invited Paper, M31, ISBN: 978-86-6125-072-9 (Print)
4. Marko R. Ilić, Vladimir Z. Petrović and Goran S. Jovanović, "Simulation of synchronous Network-on-chip router for System-on-chip communication", 20th Telecommunications Forum, TELFOR 2012, pp. 506-509, Belgrade, Serbia, November 2012, M33, ISBN: 978-1-4673-2983-5 (Print) DOI: <http://dx.doi.org/10.1109/TELFOR.2012.6419258>
5. V. Petrović, Z. Stamenković, M. Stojčev, T. Nikolić, and G. Jovanović, "Fault-Tolerant Reconfigurable Low-Power Pseudorandom Number Generator", IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS 2013), pp. 279-282, April 8-10, Karlovy Vary, Czech Republic, 2013, M33, ISBN: 978-1-4673-6135-4 (Print), 978-1-4673-6134-7 (Online) DOI: <http://dx.doi.org/10.1109/DDECS.2013.6549834>
6. Goran Jovanović, Darko Mitić, Mile Stojčev and Tatjana Nikolić, "A 900 MHz Self-Tunable Narrowband Low-Noise Amplifier", XLVIII International Scientific Conference on Information, Communication and Energy Systems and Technologies, ICEST 2013, vol. 1, pp. 235-238, 26 - 29 June, Ohrid, Macedonia, 2013, M33, ISBN: 978-9989-786-90-7 (Print) http://www.icestconf.org/wp-content/uploads/2016/proceedings/icest_2013_01.pdf
7. G. Nikolić, G. Panić, Z. Stamenković, G. Jovanović, M. Stojčev, "Implementation of External Power-Gating Technique during Sensing Phase in Wireless Sensor Networks", Proc. 29th International Conference on Microelectronics (MIEL 2014), pp. 421-424, Belgrade, Serbia, 12-15 May, 2014, M33, ISBN: 978-1-4799-5295-3 (Print) DOI: <http://dx.doi.org/10.1109/MIEL.2014.6842180>
8. Goran Jovanović and Mile Stojčev, "Start-Stop Ring Oscillators for GALS Designs", XLIX International Scientific Conference on Information, Communication and Energy Systems and Technologies, ICEST 2014, Proceedings of Papers, vol. 1, pp. 221-224, 25 - 27 June, Niš, Serbia, 2014, M33, ISBN: 978-86-6125-031-6 (Print)
9. Marko Andjelković, Vladimir Petrović, Zoran Stamenković, Goran Ristić, Goran Jovanović, "Simulation-based Analysis of the Single Event Transient Response of a Single Event Latchup Protection Switch", IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS 2015), pp. 255-258, 22. - 24. April, Beograd, Serbia, 2015, M33, ISBN: 978-1-4799-6779-7 (Print) DOI: <http://dx.doi.org/10.1109/DDECS.2015.63>
10. Goran Jovanović, Mile Stojčev, "Precharge Phase Detectors Application in Delay Locked Loops", XII International Conference - ETAI 2015, pp. 13-4.1-5, Ohrid, Macedonia, 24-26. October 2015, M33, ISBN: 978-9989-630-77-4 (Print)
11. D. B. Petrović, G. S Jovanović, G. S. Nikolić, T. R. Nikolić, „A 75 nW, 0.5 V Subthreshold OTA Circuit Design“, XIII International SAUM Conference on Systems, Automatic Control and Measurements, Niš, Serbia, November 09th-11th, 2016, pp. 92-95, M33, ISBN: 978-86-6125-170-2. <http://saum.elfak.rs/index.php/saum2016/2016>
12. G. S. Nikolić, M. K. Stojčev, T. R. Nikolić, B. D. Petrović, G. S. Jovanović, "Precise Time Synchronization in Synchronous Wireless Sensor Networks", XIII International SAUM Conference on Systems, Automatic Control and Measurements, Niš, Serbia, November 09th-11th, 2016, pp.108-111, M33, ISBN: 978-86-6125-170-2 <http://saum.elfak.rs/index.php/saum2016/2016>

Potpis kandidata:



Napomena: Kandidat je dužan da popunjen, odštampan i potpisan obrazac o ispunjavanju uslova za izbor u zvanje nastavnika dostavi fakultetu koji je objavio konkurs zajedno sa ostalom dokumentacijom kojom dokazuje da ispunjava uslove konkursa.